

超低功耗 8-bit MCU: 1T8051, 16KB eFlash, 1KB+256B SRAM, 12-bit ADC,
免晶振/LDO/RC 电路, 丰富接口, 防死机, 防抄板

产品特性

● 超低功耗电源管理系统

- 1.1 μ A @3.0V DeepSleep+定时唤醒, 低速时钟运行, IO、SRAM 以及寄存器数据保持
- 0.75 μ A @3.0V Stop 模式, 所有时钟停止, IO、SRAM 以及寄存器数据保持
- 80 μ A/MHz @3.0V Active 模式
- 内置 ROSC/LDO/POR 模块, 板级系统可免去晶振/LDO/复位电路

● 处理器

- 8 位高性能 8051 单片机, 1T, 速度比普通 8051 快 6~12 倍

● 存储器

- RAM: Idata 256B, Xdata 1KB
- 16KB eFlash/1KB EEPROM

● GPIO: 最大 17 个, 内置上/下拉可配置

● 定时/计数器

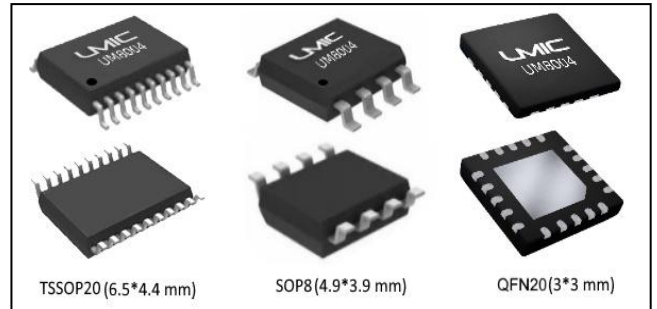
- 2 个 16 位高级定时器 GT, 带死区互补功能
- 1 个 16 位低功耗定时器 LPTimer, 支持 PWM 输出
- 1 个看门狗 WDT

● 时钟

- 内部高速时钟 RCH: 24MHz
- 内部低速时钟 RCL: 38kHz
- 外部晶体振荡器: 24MHz (max)
- 外部时钟输入: 24MHz (max)

● 通信接口

- PWM: 9 路 16 位 PWM 输出
- UART: 4 个串口 UART0/UART1/UART2/UART3
- I2C: 主/从模式, 速率 400kbps (max)
- SPI: 1 路, 主/从模式, Mode0/1/2/3 协议, 最高速率 12Mbps



● 模拟外设

- ADC: 8 通道 12 位 SAR ADC, 1Mps 采样速率
- BEEPER: 蜂鸣器, 输出频率和极性可配置
- 低电压检测 LVD, 可监控电源电压
- 掉电复位 LVR, 防死机设计

● 硬件级防抄板设计

● 16 字节全球唯一芯片序列号 UID

● 电气参数

- 工作电压: 2.5V~5.5V
- 工作温度: -40 $^{\circ}$ C ~ 105 $^{\circ}$ C (\leq 16MHz)
-40 $^{\circ}$ C ~ 85 $^{\circ}$ C (24MHz)
- ESD 保护: 8kV (HBM)

● 开发支持

- 内置 Boot 引导程序, 支持 UART 下载, 支持 ISP 和 IAP 应用程序更新
- 完整 SDK 开发包、EVB 硬件开发套件
- 离线烧录器和量产工具支持

● 选型

| 类型 | 型号 |
|--------|-----------------------|
| 16KB 版 | UM8004-ACTE (TSSOP20) |
| | UM8004-ACSA (SOP8) |
| | UM8004-ACQE (QFN20) |

1 产品描述

UM8004 单片机是广芯微电子（广州）股份有限公司研制的基于单周期 8051 内核的低功耗 8 位 IoT 处理器芯片。芯片系统采用了独特的低功耗设计技术，宽工作电压 2.5~5.5V，内部集成了 16KB 的 Flash、1KB+256B 的 SRAM 以及 12 位 1Msps 的 SAR ADC 以及 UART、SPI、I2C、PWM 等通用外围通信接口。

该单片机具有资源高整合度、高抗干扰性能、高可靠性、低功耗设计以及极简外围器件等技术特点。内置高速时钟 ROSC、LDO 和 POR 模块，板级电路可免晶振、LDO、复位电路。支持 Keil MDK 通用集成开发环境，支持 C 语言和汇编语言进行软件开发。

应用场景：

- 工业物联网终端应用
- 智慧城市、智能家居应用
- 智能传感器终端应用
- 玩具控制等通用控制器应用

2 功能框图

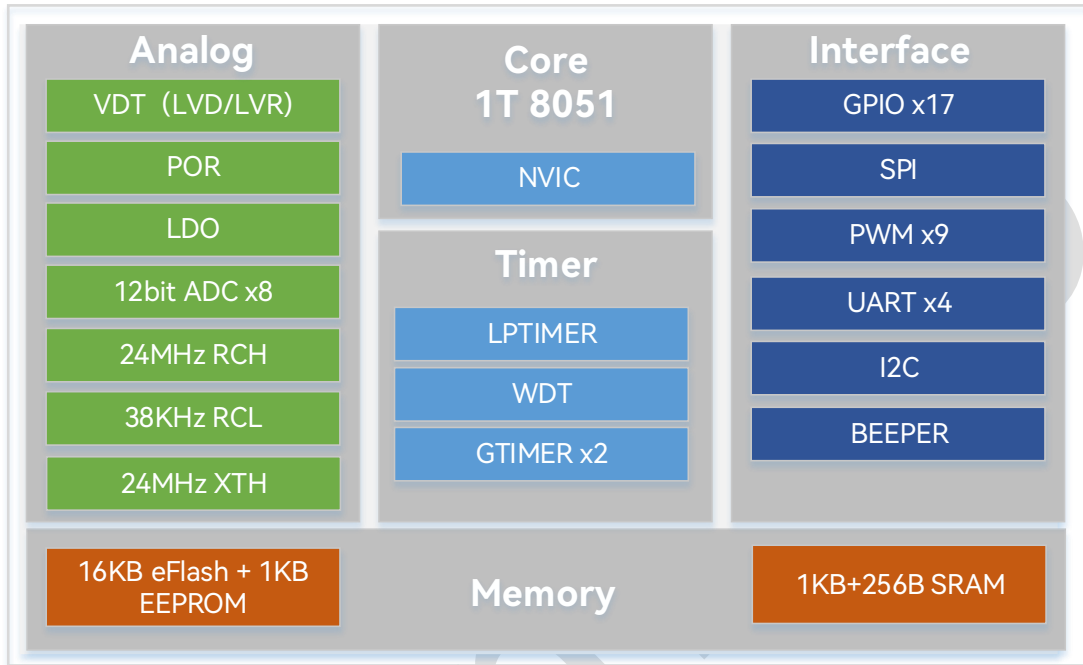


图 2-1: 功能框图

3 封装及描述

3.1 封装管脚分布

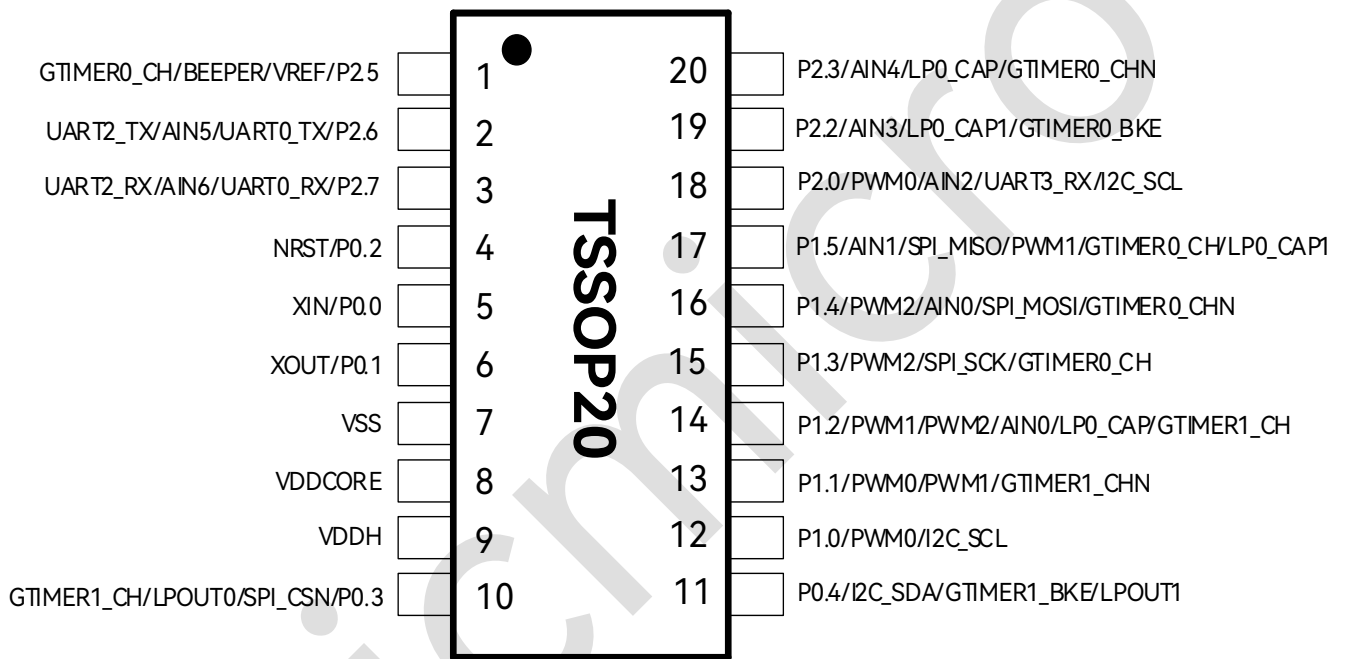


图 3-1: TSSOP20 封装管脚分布图

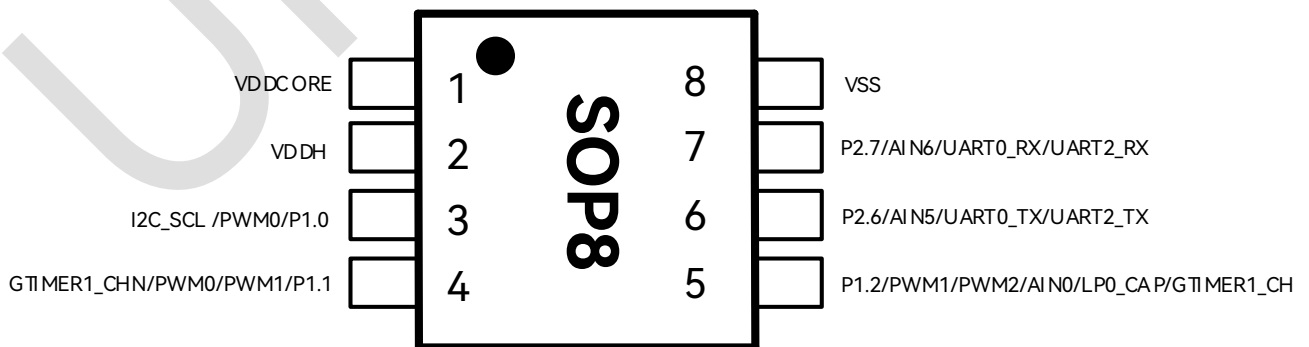


图 3-2: SOP8 封装管脚分布图

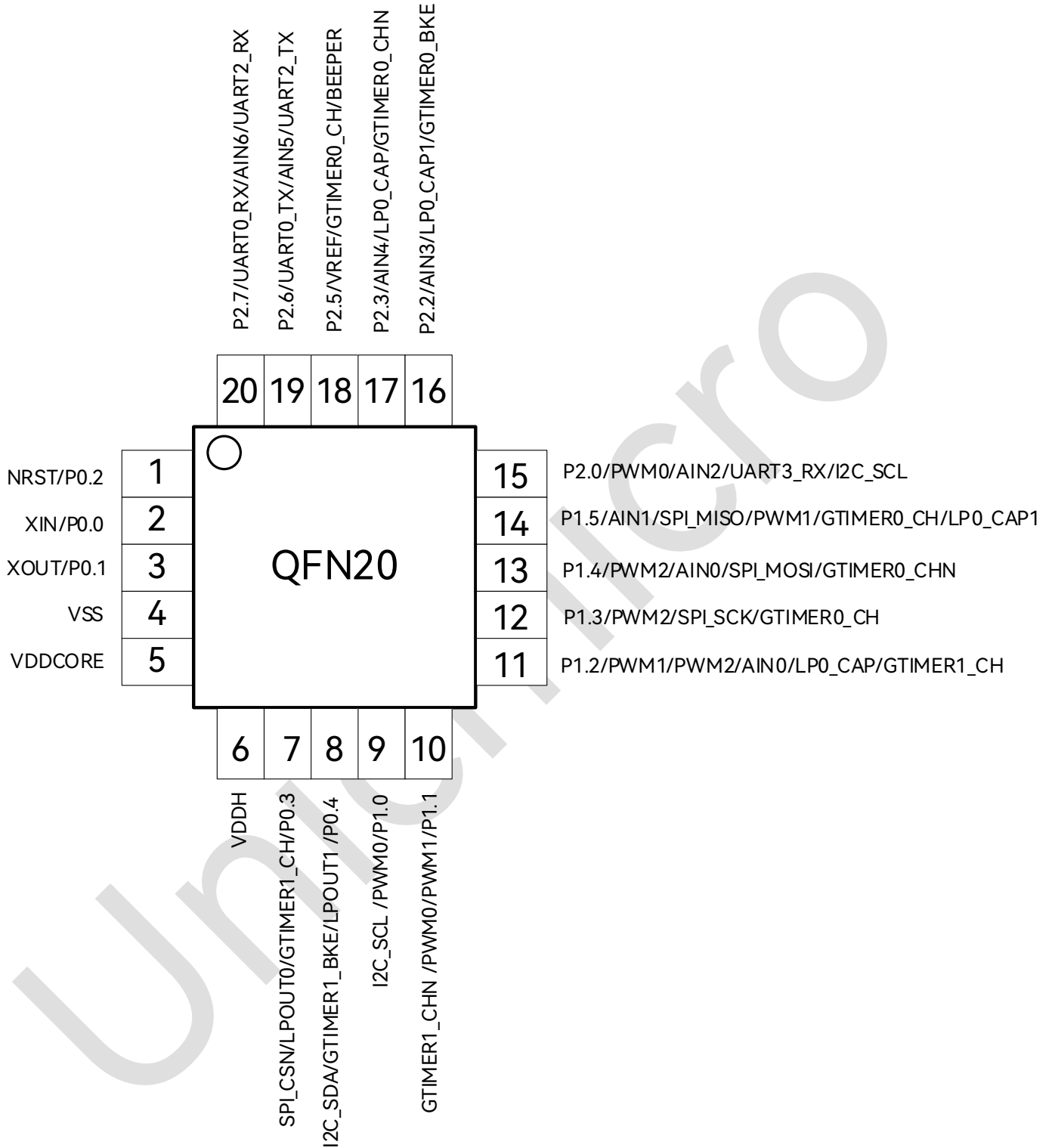


图 3-3: QFN20 封装管脚分布图

3.2 引脚复用

表 3-1: 引脚功能复用

| 封装引脚编号 | | | Config | Pxx_CFG[2:0] | | | | | | | |
|---------|------|-------|-----------|--------------|----------|----------|----------|-------------|-------------|-------------|----------|
| TSSOP20 | SOP8 | QFN20 | | 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 |
| 1 | - | 18 | VREF | P2.5 | UART3_TX | SPI_CSN | I2C_SCL | GTIMER0_CH | GTIMER0_BKE | BEEPER | UART0_RX |
| 2 | 6 | 19 | AIN5 | P2.6 | UART0_TX | UART2_TX | SPI_MISO | LPOUT1 | GTIMER1_CH | - | - |
| 3 | 7 | 20 | AIN6 | P2.7 | UART0_RX | UART2_RX | SPI_MOSI | I2C_SCL | GTIMER1_CHN | - | BEEPER |
| 4 | - | 1 | NRST/P0.2 | - | - | - | - | - | - | - | - |
| 5 | - | 2 | XIN | P0.0 | UART2_RX | SPI_CSN | LPOUT0 | GTIMER1_CHN | - | - | - |
| 6 | - | 3 | XOUT | P0.1 | UART2_TX | SPI_SCK | I2C_SDA | LPOUT1 | GTIMER0_BKE | - | - |
| 7 | 8 | 4 | VSS | - | - | - | - | - | - | - | - |
| 8 | 1 | 5 | VDDCORE | - | - | - | - | - | - | - | - |
| 9 | 2 | 6 | VDDH | - | - | - | - | - | - | - | - |
| 10 | - | 7 | LPT_OUT | P0.3 | CLKOUT | UART2_TX | UART3_RX | SPI_CSN | LPOUT0 | GTIMER1_CH | - |
| 11 | - | 8 | - | P0.4 | UART2_RX | SPI_SCK | I2C_SDA | LPOUT1 | GTIMER1_BKE | - | - |
| 12 | 3 | 9 | - | P1.0 | UART1_RX | UART2_TX | PWM0 | I2C_SCL | LP0_IN | - | - |
| 13 | 4 | 10 | - | P1.1 | UART1_TX | UART3_RX | PWM1 | SPI_MISO | LP0_TRG | GTIMER1_CHN | PWM0 |
| 14 | 5 | 11 | AIN0 | P1.2 | UART0_RX | UART3_TX | PWM2 | LP0_CAP | GTIMER1_CH | PWM1 | - |
| 15 | - | 12 | - | P1.3 | UART0_TX | UART2_RX | SPI_SCK | I2C_SDA | LP0_IN | GTIMER0_CH | PWM2 |
| 16 | - | 13 | AIN0 | P1.4 | UART1_RX | PWM2 | SPI_MOSI | LP0_TRG | GTIMER0_CHN | GTIMER1_BKE | - |
| 17 | - | 14 | AIN1 | P1.5 | UART1_TX | PWM1 | SPI_MISO | GTIMER0_CH | GTIMER1_BKE | - | LP0_CAP1 |
| 18 | - | 15 | AIN2 | P2.0 | UART3_RX | PWM0 | SPI_MOSI | I2C_SCL | LPOUT0 | GTIMER0_CHN | - |
| 19 | - | 16 | AIN3 | P2.2 | UART3_TX | SPI_CSN | SPI_MISO | I2C_SDA | GTIMER0_BKE | - | LP0_CAP1 |
| 20 | - | 17 | AIN4 | P2.3 | UART3_RX | SPI_SCK | SPI_MOSI | LP0_CAP | GTIMER0_CHN | - | - |

3.3 信号描述

表 3-2: 引脚功能说明

| 封装引脚编号 | | | 引脚名称 | IO Type | 复位状态 | | 引脚类型 | 功能描述 |
|-------------|---------------|-------|------|---------|------|-------|------------|---|
| TSSOP20 | SOP8 | QFN20 | | | DIR | PU PD | | |
| 1 | - | 18 | P2.5 | I/O | DI | - | P2.5 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | BEEPER | 蜂鸣器输出 |
| | | | | | | | VREF | ADC VREF 输入 |
| | | | | | | | UART0_RX | UART0 RX 信号 |
| | | | | | | | UART3_TX | UART3 TX 信号 |
| | | | | | | | SPI_CSN | SPI CS 信号 |
| | | | | | | | I2C_SCL | I2C SCL 信号 |
| | | | | | | | GTIMER0_CH | GTIMER0 Capture 和 PWM 信号 |
| GTIMER0_BKE | GTIMER0 的刹车信号 | | | | | | | |
| 2 | 6 | 19 | P2.6 | I/O | DI | - | P2.6 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | UART0_TX | UART0 TX 信号 |
| | | | | | | | AIN5 | ADC CH5 信号 |
| | | | | | | | UART2_TX | UART2 TX 信号 (BOOT UART 下载用此口, 需 NRST 信号配合使用) |
| | | | | | | | SPI_MISO | SPI MISO 信号 |
| | | | | | | | LPOUT1 | LPTIMER 的 PWM1 信号 |
| | | | | | | | GTIMER1_CH | GTIMER1 Capture 和 PWM 信号 |
| 3 | 7 | 20 | P2.7 | I/O | DI | - | P2.7 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | UART0_RX | UART0 RX 信号 |
| | | | | | | | AIN6 | ADC CH6 信号 |

| 封装引脚编号 | | | 引脚名称 | IO Type | 复位状态 | | 引脚类型 | 功能描述 |
|---------|------|-------|------|---------|------|-------|-------------|---|
| TSSOP20 | SOP8 | QFN20 | | | DIR | PU PD | | |
| | | | | | | | UART2_RX | UART2 RX 信号 (BOOT UART 下载用此口, 需 NRST 信号配合使用) |
| | | | | | | | SPI_MOSI | SPI MOSI 信号 |
| | | | | | | | I2C_SCL | I2C SCL 信号 |
| | | | | | | | GTIMER1_CHN | GTIMER1 PWM 反向信号 |
| | | | | | | | BEEPER | 蜂鸣器信号 |
| 4 | - | 1 | P0.2 | I/O | DI | PU | NRST (默认) | Reset Pin, 低电平复位, 内部强制上拉 此信号为 UART 批量下载必要信号, 建议 PCB 上引出该管脚信号 (pad 或 pin) |
| | | | | | | | P0.2 | 通用数字输入/输出管脚 |
| 5 | - | 2 | P0.0 | I/O | DI | - | P0.0 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | XIN | 晶振输入 PIN |
| | | | | | | | UART2_RX | UART2 RX 信号 |
| | | | | | | | SPI_CSN | SPI CS 信号 |
| | | | | | | | LPOUT0 | LPTIMER PWM0 信号 |
| | | | | | | | GTIMER1_CHN | GTIMER1 PWM 反向信号 |
| 6 | - | 3 | P0.1 | I/O | DI | - | P0.1 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | XOUT | 晶振输出 PIN |
| | | | | | | | UART2_TX | UART2 TX 信号 |
| | | | | | | | SPI_SCK | SPI SCK 信号 |
| | | | | | | | I2C_SDA | I2C SDA 信号 |
| | | | | | | | LPOUT1 | LPTIMER PWM1 信号 |
| | | | | | | | GTIMER0_BKE | GTIMER 刹车信号 |

| 封装引脚编号 | | | 引脚名称 | IO Type | 复位状态 | | 引脚类型 | 功能描述 |
|------------|--------------------------|-------|---------|---------|------|-------|-------------|-------------------------------------|
| TSSOP20 | SOP8 | QFN20 | | | DIR | PU PD | | |
| 7 | 8 | 4 | VSS | G | AP | - | VSS | 电源地 Ground |
| 8 | 1 | 5 | VDDCORE | P | AP | - | VDDCORE | 内部 LDO 2.5V 输出 (需挂 1 μ F 电容) |
| 9 | 2 | 6 | VDDH | P | AP | - | VDDH | 芯片电源 2.5V~5.5V |
| 10 | - | 7 | P0.3 | I/O | DI | - | P0.3 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | LPT_OUT | LPTIMER OUT 信号 |
| | | | | | | | CLKOUT | CLK OUT 信号 |
| | | | | | | | UART2_TX | UART2 TX 信号 |
| | | | | | | | UART3_RX | UART3 RX 信号 |
| | | | | | | | SPI_CSN | SPI CS 信号 |
| | | | | | | | LPOUT0 | LPTIMER PWM0 信号 |
| GTIMER1_CH | GTIMER1 Capture 和 PWM 信号 | | | | | | | |
| 11 | - | 8 | P0.4 | I/O | DI | - | P0.4 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | UART2_RX | UART2 RX 信号 |
| | | | | | | | SPI_SCK | SPI SCK 信号 |
| | | | | | | | I2C_SDA | I2C SDA 信号 |
| | | | | | | | LPOUT1 | LPTIMER PWM1 信号 |
| | | | | | | | GTIMER1_BKE | GTIMER1 刹车信号 |
| 12 | 3 | 9 | P1.0 | I/O | DI | - | P1.0 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | PWM0 | PWM0 信号 |
| | | | | | | | LP0_IN | LPTIMER 输入信号 |
| | | | | | | | I2C_SCL | I2C SCL 信号 |
| | | | | | | | UART1_RX | UART1 RX 信号 |
| | | | | | | | UART2_TX | UART2 TX 信号 |
| 13 | 4 | 10 | P1.1 | I/O | DI | - | P1.1 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | PWM0 | PWM0 信号 |
| | | | | | | | PWM1 | PWM1 信号 |

| 封装引脚编号 | | | 引脚名称 | IO Type | 复位状态 | | 引脚类型 | 功能描述 |
|------------|--------------------------|-------|------|---------|------|-------|-------------|----------------------|
| TSSOP20 | SOP8 | QFN20 | | | DIR | PU PD | | |
| | | | | | | | UART1_TX | UART1 TX 信号 |
| | | | | | | | UART3_RX | UART3 RX 信号 |
| | | | | | | | SPI_MISO | SPI MISO 信号 |
| | | | | | | | LP0_TRG | LPTIMER Trigger 信号 |
| | | | | | | | GTIMER1_CHN | GTIMER1 PWM 反向信号 |
| 14 | 5 | 11 | P1.2 | I/O | DI | - | P1.2 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | PWM2 | PWM2 信号 |
| | | | | | | | AIN0 | ADC CH0 信号 |
| | | | | | | | PWM1 | PWM1 信号 |
| | | | | | | | UART0_RX | UART0 RX 信号 |
| | | | | | | | UART3_TX | UART3 TX 信号 |
| | | | | | | | LP0_CAP | LPTIMER 的 capture 信号 |
| GTIMER1_CH | GTIMER1 Capture 和 PWM 信号 | | | | | | | |
| 15 | - | 12 | P1.3 | I/O | DI | - | P1.3 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | UART0_TX | UART0 TX 信号 |
| | | | | | | | PWM2 | PWM2 信号 |
| | | | | | | | UART2_RX | UART2 RX 信号 |
| | | | | | | | SPI_SCK | SPI SCK 信号 |
| | | | | | | | I2C_SDA | I2C SDA 信号 |
| | | | | | | | LP0_IN | LPTIMER 输入信号 |
| GTIMER0_CH | GTIMER0 Capture 和 PWM 信号 | | | | | | | |
| 16 | - | 13 | P1.4 | I/O | DI | - | P1.4 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | UART1_RX | UART1 RX 信号 |
| | | | | | | | AIN0 | ADC CH0 信号 |
| | | | | | | | SPI_MOSI | SPI_MOSI 信号 |
| | | | | | | | PWM2 | PWM2 信号 |

| 封装引脚编号 | | | 引脚名称 | IO Type | 复位状态 | | 引脚类型 | 功能描述 |
|-------------|---------------------|-------|------|---------|------|-------|-------------|--------------------------|
| TSSOP20 | SOP8 | QFN20 | | | DIR | PU PD | | |
| | | | | | | | LP0_TRG | LPTIMER Trigger 信号 |
| | | | | | | | GTIMER0_CHN | GTIMER0 PWM 反向信号 |
| | | | | | | | GTIMER1_BKE | GTIMER1 刹车信号 |
| 17 | - | 14 | P1.5 | I/O | DI | - | P1.5 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | UART1_TX | UART1 TX 信号 |
| | | | | | | | SPI_MISO | SPI_MISO 信号 |
| | | | | | | | AIN1 | ADC CH1 信号 |
| | | | | | | | PWM1 | PWM1 信号 |
| | | | | | | | GTIMER0_CH | GTIMER0 Capture 和 PWM 信号 |
| | | | | | | | GTIMER1_BKE | GTIMER1 刹车信号 |
| LP0_CAP1 | LPTIMER Capture1 信号 | | | | | | | |
| 18 | - | 15 | P2.0 | I/O | DI | - | P2.0 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | AIN2 | ADC CH2 信号 |
| | | | | | | | UART3_RX | UART3 RX 信号 |
| | | | | | | | PWM0 | PWM0 信号 |
| | | | | | | | SPI_MOSI | SPI MOSI 信号 |
| | | | | | | | I2C_SCL | I2C_SCL |
| | | | | | | | LPOUT0 | LPTIMER PWM0 信号 |
| GTIMER0_CHN | GTIMER0 PWM 反向信号 | | | | | | | |
| 19 | - | 16 | P2.2 | I/O | DI | - | P2.2 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | AIN3 | ADC CH3 信号 |
| | | | | | | | UART3_TX | UART3 TX 信号 |
| | | | | | | | SPI_CSN | SPI CS 信号 |
| | | | | | | | SPI_MISO | SPI MISO 信号 |
| | | | | | | | I2C_SDA | I2C SDA 信号 |

| 封装引脚编号 | | | 引脚名称 | IO Type | 复位状态 | | 引脚类型 | 功能描述 |
|-------------|------------------|-------|------|---------|------|-------|-------------|---------------------|
| TSSOP20 | SOP8 | QFN20 | | | DIR | PU PD | | |
| | | | | | | | GTIMER0_BKE | GTIMER0 刹车信号 |
| | | | | | | | LP0_CAP1 | LPTIMER Capture1 信号 |
| 20 | - | 17 | P2.3 | I/O | DI | - | P2.3 (默认) | 通用数字输入/输出管脚 |
| | | | | | | | AIN4 | ADC CH4 信号 |
| | | | | | | | UART3_RX | UART3 RX 信号 |
| | | | | | | | SPI_SCK | SPI SCK 信号 |
| | | | | | | | SPI_MOSI | SPI MOSI 信号 |
| | | | | | | | LP0_CAP | LPTIMER Capture 信号 |
| GTIMER0_CHN | GTIMER0 PWM 反向信号 | | | | | | | |

说明:

A-模拟信号; D-数字信号; I-Input; O-Output; G-Ground; P-Power; PU-pull up 上拉; PD-pull down 下拉; HZ-高阻状态。

4 电气参数

4.1 绝对最大额定值

外部条件如果超过“绝对最大额定值”列表中给出的值，可能会导致器件永久性地损坏。这里只是给出能承受永久性损坏的最大载荷，并不意味着在此条件下器件的功能性操作无误。器件长期工作在最大值条件下会影响器件的可靠性。

表 4-1: 芯片绝对最大额定值

| 符号 | 描述 | 最小值 | 最大值 | 单位 |
|----------------|---------------------|------|------|----|
| V_{SS} | 外部供电电压 | -0.3 | - | V |
| V_{DDH}^* | | - | +6.0 | V |
| T_{stg} | 存储温度 | -55 | +150 | °C |
| T_J | 结温温度 | -40 | +125 | °C |
| I_{DD} | V_{DDH} 引脚的最大输入电流 | - | 50 | mA |
| I_{SS} | V_{SS} 引脚的最大输出电流 | - | 50 | mA |
| $V_{ESD(HBM)}$ | 静电防护电压 | -8 | +8 | kV |

注意：*：IO 管脚的输入电压不可超过 V_{DDH} 电压值，否则会造成芯片损坏。

4.2 工作条件

4.2.1 通用工作条件

表 4-2: 通用工作条件

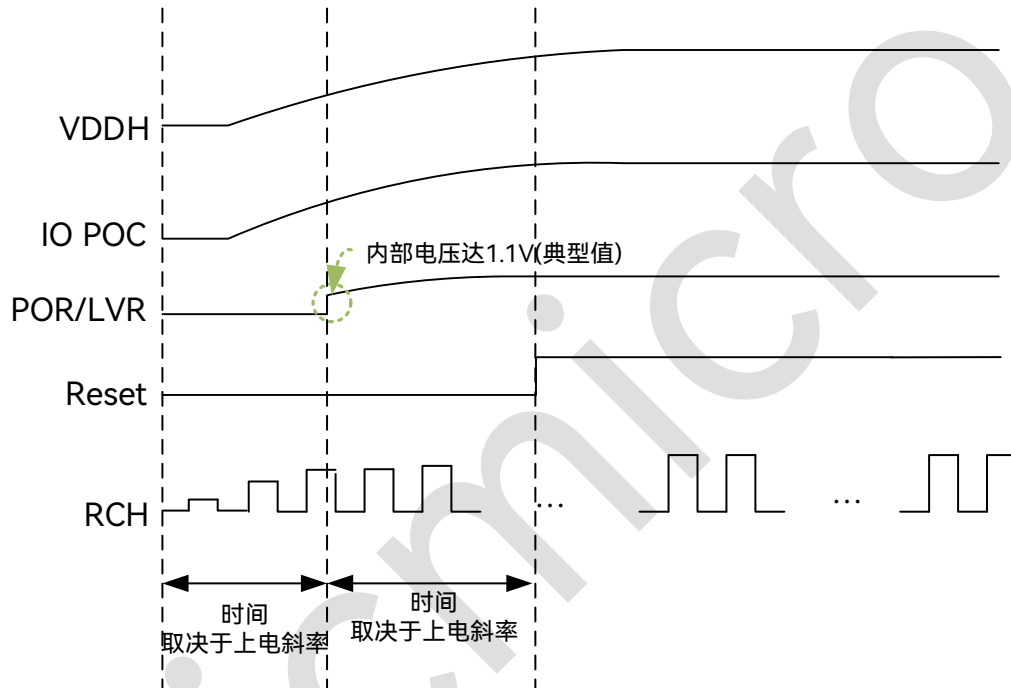
| 符号 | 描述 | 最小值 | 最大值 | 单位 | |
|-----------|------|-----------------------------|-----|------|----|
| V_{DDH} | 工作电压 | 2.5 | 5.5 | V | |
| T_A | 环境温度 | $f_{sys} = 24\text{MHz}$ | -40 | +85 | °C |
| | | $f_{sys} \leq 16\text{MHz}$ | -40 | +105 | °C |
| f_{sys} | 系统主频 | 0.1* | 24 | MHz | |

注意：*： f_{sys} 低于 2MHz 时，flash 只能取指执行代码，不可擦除和写操作。

4.2.2 上电和掉电时的工作条件

表 4-3: 上电和掉电时的工作条件

| 符号 | 描述 | 最小值 | 最大值 | 单位 |
|-----------|------------|-----|--------|------------------------|
| t_{VCC} | VCC 上升时间速率 | 0 | 110000 | $\mu\text{s}/\text{V}$ |
| | VCC 下降时间速率 | 0 | 110000 | |



注意：掉电时，当LVR产生低电平复位后，再次上电后，需要经历整个上电流程

4.2.3 VDT 电压检测 (LVR/LVD)

除非特别说明，否则 $V_{DDH}=3.3\text{V}$ ， $T_A=-40\sim 105^\circ\text{C}$ 。

表 4-4: LVR 低电压检测特性

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|---------------|-----------|-----------------|-----|-----|----------|----|
| V_{IN_LVR} | 输入的检测电压范围 | - | 0 | - | V_{DD} | V |
| V_{LVR} | 检测阈值 | Deep sleep mode | - | 0.9 | - | V |
| | | Active mode | - | 1.1 | - | V |
| V_{HYS} | 迟滞电压 | - | - | 100 | - | mV |

表 4-5: LVD 低电压检测特性

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|---------------|-----------|--|-----|--|----------|----|
| V_{IN_LVD} | 输入的检测电压范围 | - | 0 | - | V_{DD} | V |
| V_{LVD} | 检测阈值 | ADJ_LVD<3:1>=000 ADJ_LVD<3:1>=001 ADJ_LVD<3:1>=010 ADJ_LVD<3:1>=011 ADJ_LVD<3:1>=100 ADJ_LVD<3:1>=101 ADJ_LVD<3:1>=110 ADJ_LVD<3:1>=111 | - | 4.39 3.95 3.59 3.29 3.04 2.82 2.63 2.46 | - | V |
| V_{HYS} | 迟滞电压 | - | - | 100 | - | mV |
| I_{VDD} | 消耗电流 | - | - | 800 | - | nA |

4.2.4 工作电流特性

电流消耗是多种参数和因素的综合指标，这些参数和因素包括工作电压、环境温度、I/O 引脚的负载、产品的软件配置、工作频率、I/O 脚的翻转速率、程序在存储器中的位置以及执行的代码等。

表 4-6: 工作电流特性

| 符号 | 描述 | 测试条件 | 最小值 | 典型值 ^[1] | 最大值 | 单位 | |
|---|------|---|---------------|--------------------|-----|---------------|----|
| I_{DD} | 工作电流 | 运行模式(Active); $V_{DDH} = 3.3\text{ V}$; $T_A = 25^\circ\text{C}$; 在 Flash 中运行程序 while(1){}; 所有外设被禁止: CCLK = 16 MHz | - | 1.28 | - | mA | |
| | | 运行模式(Active); $V_{DDH} = 3.3\text{ V}/5\text{ V}$; $T_A = 25^\circ\text{C}$; 在 Flash 中运行程序 while(1){}; 所有外设开启 | CCLK = 16 MHz | - | 1.5 | - | mA |
| | | | CCLK = 4 MHz | - | 0.5 | - | mA |
| | | | CCLK = 2 MHz | - | 0.3 | - | mA |
| | | 空闲模式 (Sleep) ; $V_{DDH} = 3.3\text{ V}$; $T_A = 25^\circ\text{C}$ | - | 0.24 | - | mA | |
| | | 深度睡眠模式(DeepSleep); $V_{DDH} = 3.3\text{ V}$; $T_A = 25^\circ\text{C}$ | - | 1.1 | - | μA | |
| 停止模式(Stop); $V_{DDH} = 3.3\text{ V}$; $T_A = 25^\circ\text{C}$ | - | 0.75 | - | μA | | | |

[1] 典型值范围不保证。列表里的值都是在正常电压和室温下取得的。

4.2.5 低功耗模式返回时间

表 4-7: 低功耗模式返回时间

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|----------------------|--------------------------------|--|-----|------|-----|---------------|
| $t_{\text{wake up}}$ | Deep sleep mode to Active mode | Regulator voltage=2.5V, $T_{\text{amp}}=25^{\circ}\text{C}$, 16MHz | - | 16.6 | - | μs |

4.2.6 内部时钟源特性

➤ 内部 RCH 振荡器

除非特别说明, 否则 $V_{\text{DDH}}=3.3\text{V}$, $T_{\text{A}}=-40\sim 105^{\circ}\text{C}$ 。

表 4-8: RCH 振荡器特性

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|------------------|--------|--|----------------|-----|----------------|---------------|
| f_{HSI} | 时钟频率 | $T_{\text{A}}=-40^{\circ}\text{C}\sim 105^{\circ}\text{C}$ | $24*(1-2.5\%)$ | 24 | $24*(1+2.5\%)$ | MHz |
| Duty | 占空比 | $F_{\text{HSI}}=24\text{MHz}$ | 45 | 50 | 55 | % |
| t_{SU} | 时钟建立时间 | - | - | 1.2 | - | μs |
| I_{VDD} | 消耗电流 | - | - | 80 | - | μA |

➤ 内部 RCL 振荡器

除非特别说明, 否则 $V_{\text{DDH}}=3.3\text{V}$, $T_{\text{A}}=-40\sim 105^{\circ}\text{C}$ 。

表 4-9: RCL 振荡器特性

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|------------------|--------|------|--------------|-----|--------------|---------------|
| f_{LSI} | 时钟频率 | 完成修调 | $38*(1-5\%)$ | 38 | $38*(1+5\%)$ | KHz |
| Duty | 占空比 | - | 48 | 50 | 52 | % |
| t_{SU} | 时钟建立时间 | - | - | 100 | 200 | μs |
| I_{VDD} | 消耗电流 | - | - | 260 | - | nA |

4.2.7 外部 XTH 晶振特性

除非特别说明，否则 $V_{DDH}=3.3V$ ， $T_A=-40\sim 105^{\circ}C$ 。

表 4-10: 外部 XTH 晶振特性

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|---------------|--------|----|-----|------|-----|---------|
| f_{OSC_IN} | 频率范围 | - | 2.0 | 16 | 24 | MHz |
| t_{SU} | 时钟建立时间 | - | - | 2 | - | ms |
| I_{VDD} | 消耗电流 | - | - | 0.9 | - | mA |
| I_{lk} | 漏电电流 | - | - | 0.01 | - | μA |

4.2.8 存储器特性

表 4-11: eFlash 特性

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|-------------|-------------------|----|-----|-----|-----|---------|
| ECflash | Sector endurance | - | 20K | - | - | cycles |
| RETflash | Data retention | - | 10 | - | - | years |
| t_{prog} | Word program time | - | - | - | 20 | μs |
| t_{erase} | Sector erase time | - | 2 | - | 5 | ms |
| | Chip erase time | - | 20 | - | 40 | ms |

4.2.9 IO 特性

表 4-12: IO 特性

| 符号 | 描述 | 测试条件 | 最小值 | 典型值 | 最大值 | 单位 |
|-----------|---------|--|---------------------|-----|---------------------|---------|
| I_{IL} | 低电平输入电流 | $V_I = 0V$ | -1 | - | - | μA |
| I_{IH} | 高电平输入电流 | $V_I = V_{DD}$ | - | - | +1 | μA |
| V_O | 输出电压 | 输出管脚 active | 0 | - | V_{DD} | V |
| V_{IH} | 高电平输入 | - | $0.7 \cdot V_{DDH}$ | - | - | V |
| V_{IL} | 低电平输入 | - | - | - | $0.3 \cdot V_{DDH}$ | V |
| V_{hys} | 迟滞电压 | - | $0.1 \cdot V_{DD}$ | - | - | V |
| V_{OH} | 高电平输出 | 5V, 在高驱动模式正常输出 $I_{Load} = 16mA$ 在低驱动模式正常输出 $I_{Load} = 8mA$ | $V_{DDH}-0.8$ | - | - | V |
| | | 3.3V, 在高驱动模式正常输出 $I_{Load} = 8mA$ | 2.4 | - | - | V |

| 符号 | 描述 | 测试条件 | 最小值 | 典型值 | 最大值 | 单位 |
|------------------------|---------|---|--------|---------|--------|------|
| | | 在低驱动模式正常输出 $I_{Load} = 4\text{mA}$ | | | | |
| V_{OL} | 低电平输出 | 5V, 在高驱动模式正常输出 $I_{Load} = 16\text{mA}$ 在低驱动模式正常输出 $I_{Load} = 8\text{mA}$ | - | - | 0.5 | V |
| | | 3.3V, 在高驱动模式正常输出 $I_{Load} = 8\text{mA}$ 在低驱动模式正常输出 $I_{Load} = 4\text{mA}$ | - | - | 0.4 | V |
| I_{OH} | 高电平输出电流 | 5V, 在高驱动模式正常输出 在低驱动模式正常输出 | - - | 16 8 | - - | mA |
| | | 3.3V, 在高驱动模式正常输出 在低驱动模式正常输出 | - - | 8 4 | - - | mA |
| I_{OL} | 低电平输出电流 | 5V, 在高驱动模式正常输出 在低驱动模式正常输出 | - - | 16 8 | - - | mA |
| | | 3.3V, 在高驱动模式正常输出 在低驱动模式正常输出 | - - | 8 4 | - - | mA |
| R_{pup} R_{pdn} | 上拉/下拉电流 | 5V/3.3V | 20 | - | 100 | kohm |
| CIN | 容性阻抗 | 5V/3.3V | - | - | 10 | pF |

4.2.10 ESD/Latchup 特性

以下测得的数据指标基于 ESDA/JEDEC 标准, $T_A = +25\text{ }^\circ\text{C}$ 。

表 4-13: ESD/Latchup 特性

| 符号 | 描述 | 等级 | 最大值 | 单位 |
|----------------|--------------------------|----------|------|----|
| $V_{ESD(HBM)}$ | ESD @ Human Body Mode | Class 3B | 8000 | V |
| $V_{ESD(CDM)}$ | ESD @ Charge Device Mode | Class C2 | 500 | V |
| $V_{ESD(MM)}$ | ESD @ Machine Mode | Class B | 200 | V |
| $I_{latchup}$ | Latch up current | Class IA | 200 | mA |

4.2.11 ADC 特性

以下电气特性数据在 $T_A=25^{\circ}\text{C}$, $V_{\text{DDA}}=3.3\text{V}$ 和 $V_{\text{DD25}}=2.5\text{V}$ 下测得。

表 4-14: ADC 特性

| 符号 | 描述 | 条件 | 最小值 | 典型值 | 最大值 | 单位 |
|-----------------------|----------------------------------|--------------|-----|---------|------|---------------|
| V_{ADCIN} | Input voltage range | Single ended | 0 | - | VDD | V |
| V_{REF} | ADC reference voltage | - | - | VDD | - | V |
| I_{ADC} | - | - | 0.7 | 0.9 | 1.2 | mA |
| C_{ADCIN} | ADC input capacitance | - | 3.5 | 4 | 4.5 | pF |
| f_{ADCCLK} | ADC clock frequency | - | 0.5 | 4 | 16 | MHz |
| t_{ADCSTART} | Startup time of ADC bias current | - | 2 | 3 | 4 | μs |
| t_{ADCCONV} | Conversion time | - | 16 | 16 | 20 | cycles |
| ENOB | - | - | 9.5 | 10 | 10.4 | bit |
| DNL | Differential non-linearity | - | -2 | ± 1 | 2 | LSB |
| INL | Integral non-linearity | - | -3 | ± 1 | 3 | LSB |
| E_o | Offset error | - | -2 | ± 1 | 2 | LSB |
| E_g | Gain error | - | -2 | ± 1 | 2 | LSB |

注：不在生产中测试。

4.3 供电方案

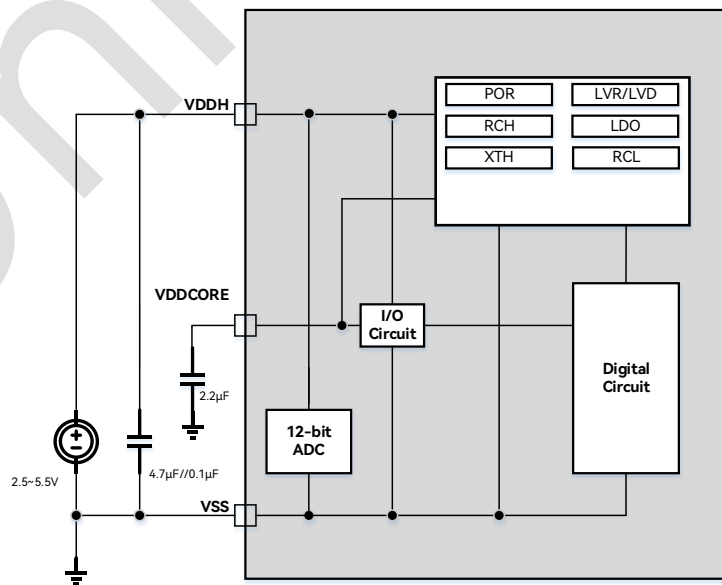


图 4-1: 供电方案图

5 封装尺寸

5.1 QFN20 (3*3 mm)

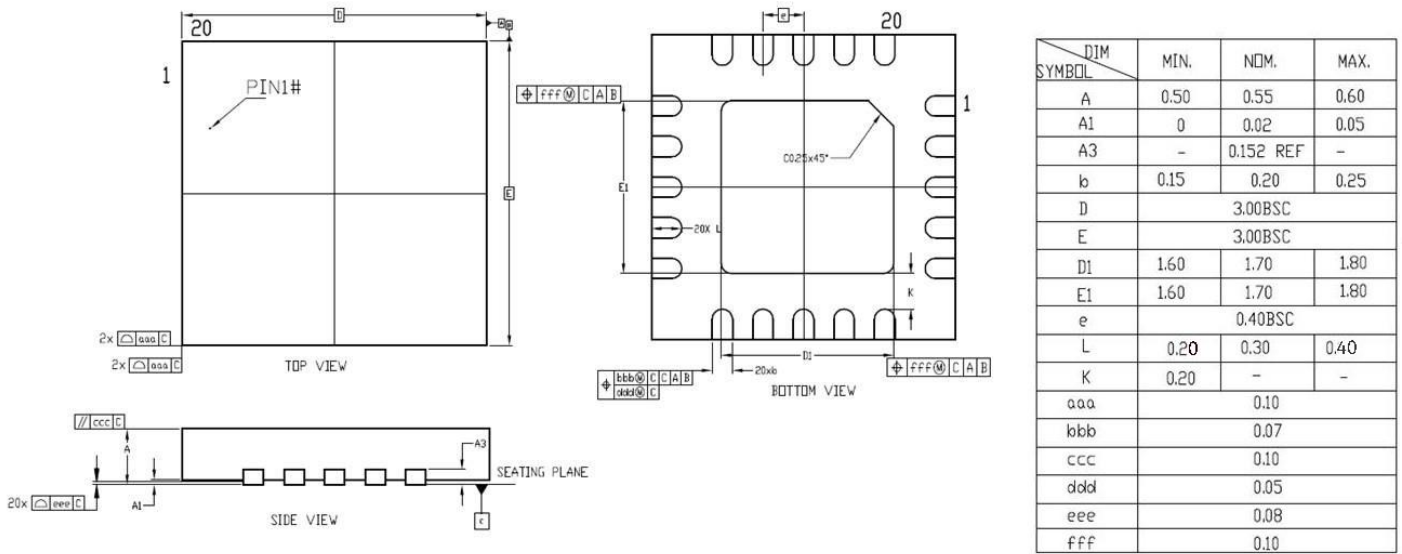


图 5-1: QFN20 封装图

5.2 TSSOP20 (6.5*4.4 mm)

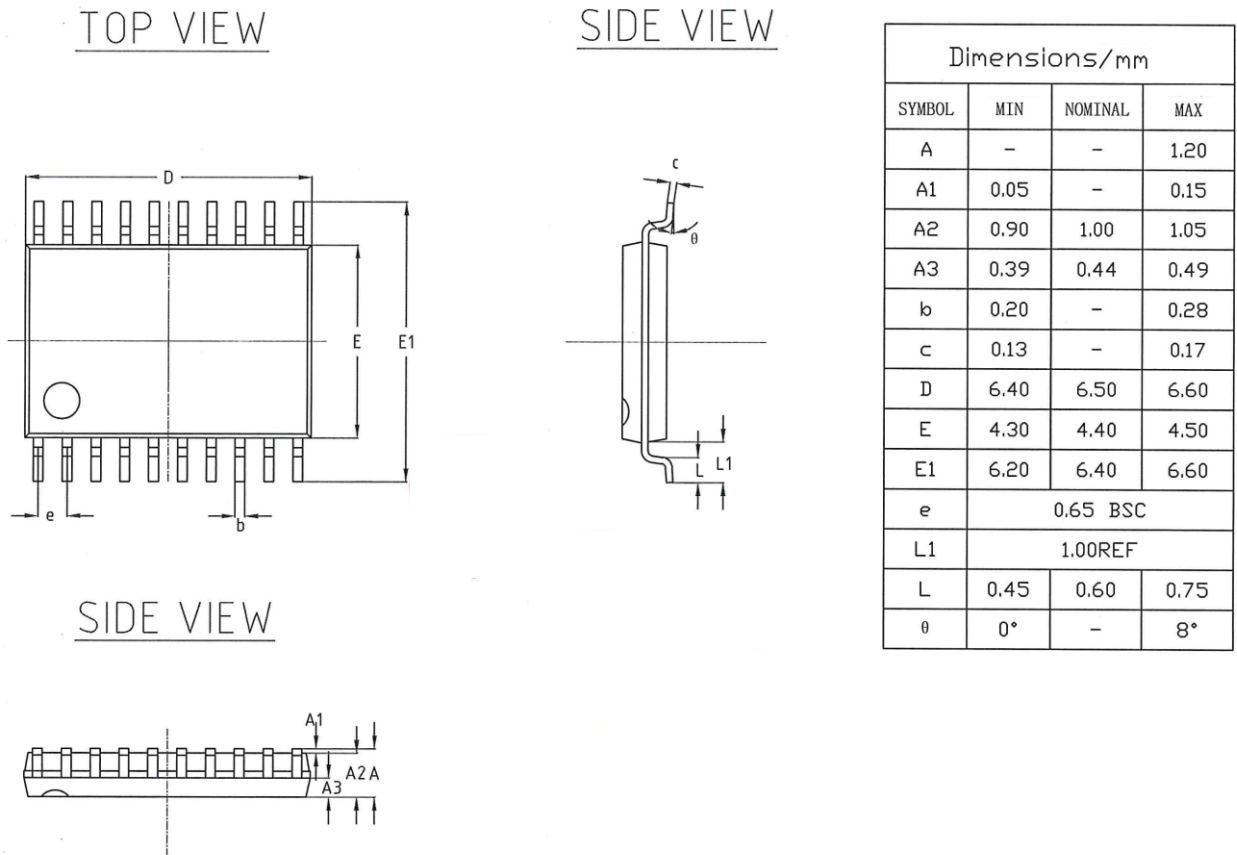
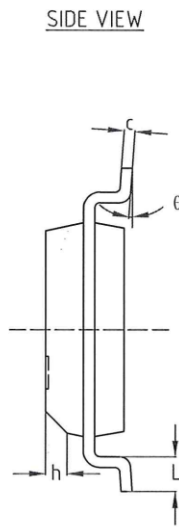
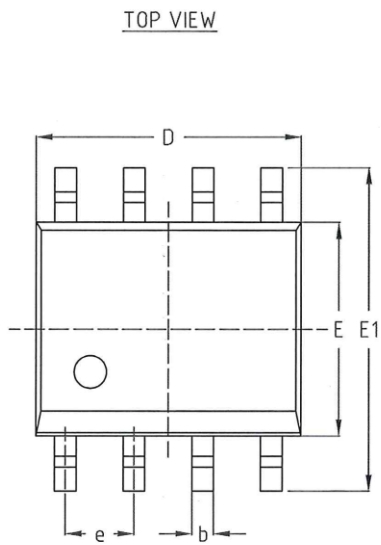


图 5-2: TSSOP20 封装图

5.3 SOP8 (4.9*3.9 mm)



| Dimensions /mm | | | |
|----------------|----------|---------|------|
| SYMBOL | MIN | NOMINAL | MAX |
| A | - | - | 1.75 |
| A1 | 0.10 | 0.15 | 0.25 |
| A2 | 1.35 | 1.45 | 1.55 |
| b | 0.35 | - | 0.50 |
| c | 0.19 | - | 0.25 |
| D | 4.80 | 4.90 | 5.00 |
| E | 3.80 | 3.90 | 4.00 |
| E1 | 5.80 | 6.00 | 6.20 |
| e | 1.27 BSC | | |
| h | 0.30 | - | 0.50 |
| L | 0.50 | - | 0.80 |
| θ | 0° | - | 8° |

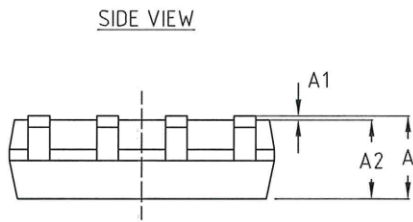


图 5-3: SOP8 封装图

6 版本维护

| 版本 | 日期 | 描述 |
|--------|------------|---|
| V1.0 | 2022.01.13 | 初始版本 |
| V1.1 | 2022.02.10 | 更新 QFN20 封装尺寸图； 更新信号描述； 更新 TSSOP20 封装尺寸图； 更新 DC 参数； 删除 T0/T1 相关描述； 更新内部 RCL 振荡器参数。 |
| V1.2 | 2022.03.11 | 首页增加 1KB EEPROM 相关信息； 更新封装管脚分布图； 增加引脚复用章节； 更新信号描述； 更新内部 RCH 振荡器参数。 |
| V1.3 | 2022.03.28 | 新增“4.2.2 上电和掉电时的工作条件”章节； 更新内部 RCH 振荡器参数； 更新工作温度范围。 |
| V1.4 | 2022.04.22 | 更新 SOP8 封装； 修正全文 1.5V 为 2.5V； 更新引脚复用章节（修正 P13_CFG[2:0]中 bit7 描述为 PWM2）。 |
| V1.5 | 2022.07.13 | 调整首页及电气参数章节结构 |
| V1.5.1 | 2024.06.24 | 修改信号描述章节中P2.6与P2.7的UART0和UART2备注； QFN20中的L公差由0.3±0.05改为0.3±0.1； 删除原“4.2.10 端口特性”一节； 更换字体并调整格式排版。 |
| V1.5.2 | 2024.08.26 | 更新“表4-5：LVD低电压检测特性”中V _{LVD} 的典型值。 |
| V1.5.3 | 2025.05.12 | 新增“4.3 供电方案”。 |

7 联系我们



公司：广芯微电子（广州）股份有限公司

地址：

广州：广州市黄埔区科学大道 18 号芯大厦 B2 栋 12 楼

邮编：510700

电话：+86-020-31600229

上海：上海市浦东新区祖冲之路 1077 号 2 幢 5 楼 1509 室

邮编：201210

电话：+86-021-50307225

Email: sales@unicmicro.com

Website: www.unicmicro.com

本文档的所有部分，其著作权归广芯微电子（广州）股份有限公司（以下简称广芯微电子）所有，未经广芯微电子授权许可，任何个人及组织不得复制、转载、仿制本文档的全部或部分组件。本文档没有任何形式的担保、立场表达或其他暗示，若有任何因本文档或其中提及的产品所有资讯所引起的直接或间接损失，广芯微电子及所属员工恕不为其担保任何责任。除此以外，本文档所提到的产品规格及资讯仅供参考，内容亦会随时更新，恕不另行通知。